

HEADlab-Verkabelung - Beispielkonfigurationen

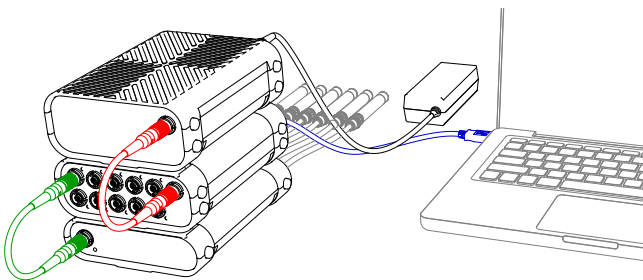
Für die Verkabelung der hier aufgeführten Beispielsysteme werden folgende Kabel benötigt:

CLL X.xx	Code 3780-xx	HEADlink-Kabel
CLL XI.xx	Code 3781-xx	Spannungsversorgungskabel
CXX III.xx	Code 5179-xx	Spannungsversorgungskabel
CUSB II.xx	Code 5478-xx	USB-Kabel (USB Typ A auf USB Typ B)
CUSB IV.1	Code 5476-1	USB-Kabel (USB Typ A auf USB Typ C mit Verschraubung)
CLAN I.xx	Code 9864-xx	Robustes CAT6a-Netzwerkabel für den Einsatz unter rauen Umgebungsbedingungen
CAT5e	-	Standard CAT5e-Netzwerkabel

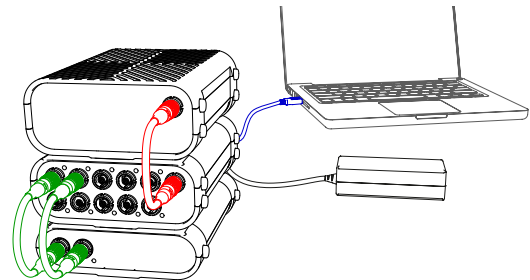
Um sichere Messungen zu gewährleisten, sollte die HEADlink-Kabellänge so kurz wie möglich gewählt werden.

Mehr Informationen über weitere, zur Verfügung stehende Kabel finden Sie im Datenblatt HEADlab-Übersicht

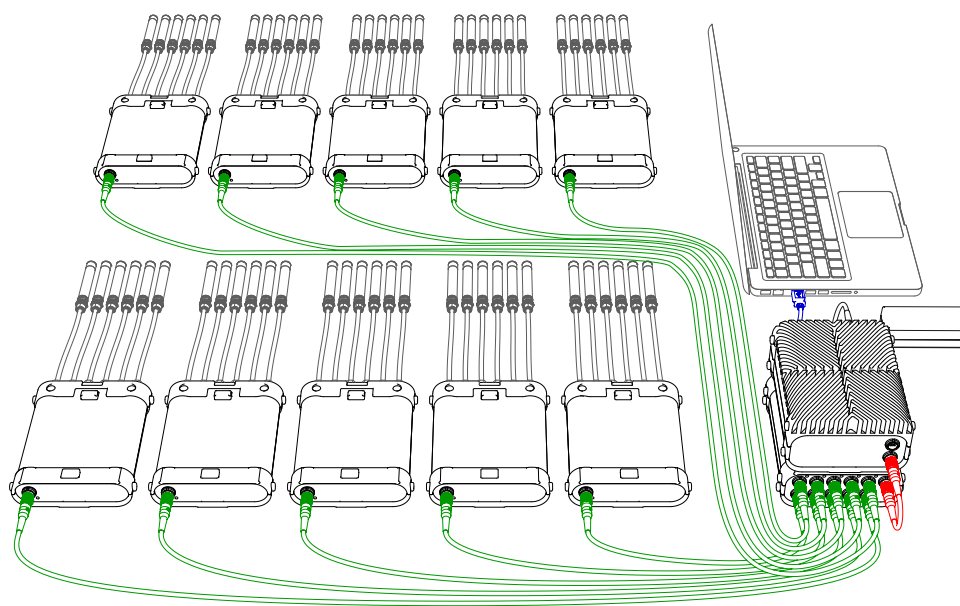
HEADlab-Systeme mit einem Controller



Verbinden eines Systems mit 6 Kanälen
(1 x CLL X.xx, 1 x CLL XI.xx, 1 x CUSB II.xx, 1 x labCTRL I.2,
1 x labPWR I.1, 1 x labVF6, 1 x Netzteil, 1 x Notebook)



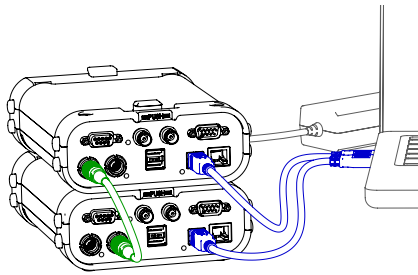
Verbinden eines Systems mit 6 Dual-Link-Kanälen
(2 x CLL X.xx, 1 x CLL XI.xx, 1 x CUSB II.xx, 1 x labCTRL I.2,
1 x labPWR I.1, 1 x labV12, 1 x Netzteil, 1 x Notebook)



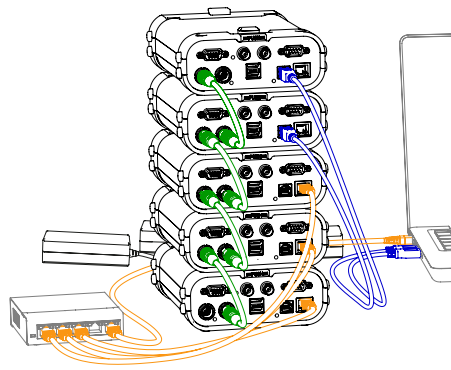
— CLL X.xx (HEADlink)
— CLL XI.xx
(Spannungsversorgung)
— CUSB II.xx (USB)

Verbinden eines Systems mit 60 Kanälen
(10 x CLL X.xx, 1 x CLL XI.xx, 1 x CUSB II.xx, 1 x labCTRL I.2, 1 x labPWR I.2, 10 x labVF6, 1 x Netzteil, 1 x Notebook)

Größere HEADlab-Systeme mit mehreren Controllern

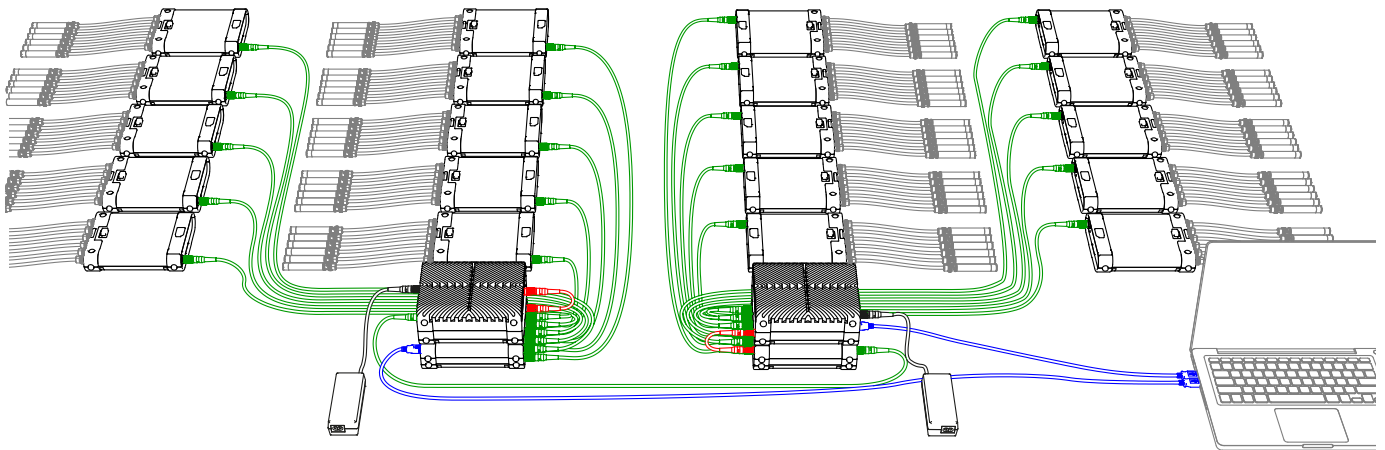


Verbinden von zwei Controllern
(1 x CLL X.xx, 2 x CUSB II.xx, 2 x labCTRL I.2,
2 x Netzteil, 1 x Notebook)



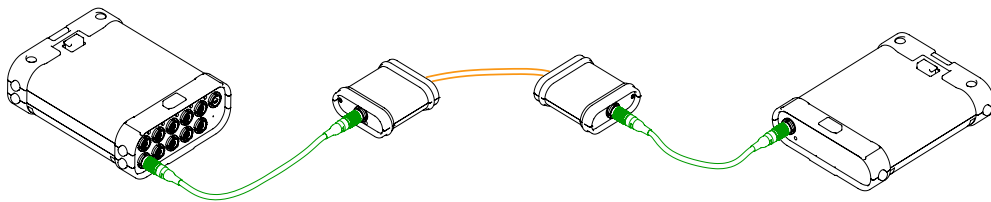
Verbinden von fünf Controllern
(4 x CLL X.xx, 2 x CUSB II.xx, 4 x CAT5e oder CLAN I.xx/CAT6a, 1 x LAN-Switch,
5 x labCTRL I.2, 5 x Netzteil, 1 x Notebook)

- CLL X.xx (HEADlink)
- CLL XI.xx
(Spannungsversorgung)
- CUSB II.xx (USB)
- CAT5e oder CLAN I.xx/
CAT6a
(LAN Netzwerkverbindung)



Verbinden eines Systems mit 120 Kanälen
(21 x CLL X.xx, 2 x CLL XI.xx, 2 x CUSB II.xx, 2 x labCTRL I.2, 2 x labPWR I.2, 10 x labVF6, 2 x Netzteil, 1 x Notebook)

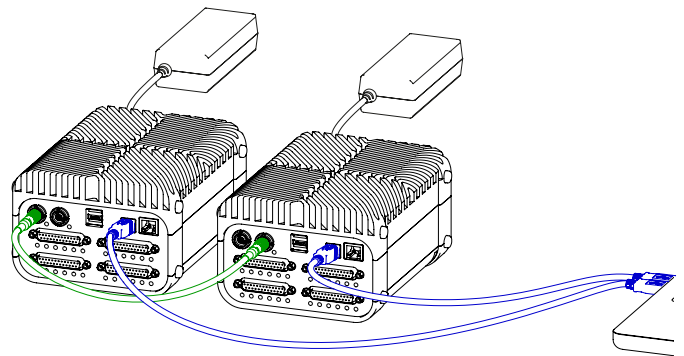
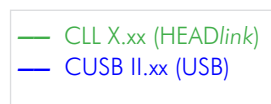
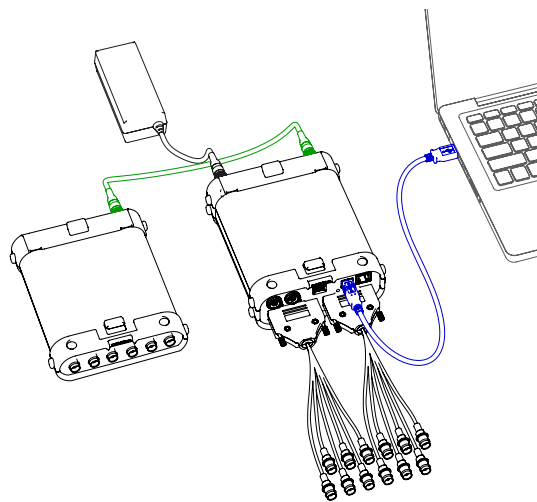
HEADlink auf CAT (z. B. für eine Türdurchführung):



- CLL X.xx (HEADlink)
- CAT5e oder CLAN I.xx/
CAT6a
(keine Netzwerkverbindung)

Verbinden eines Controllers mit einem Eingangsmodul
(2 x CLL X.xx, 1 x CAT5e oder CLAN I.xx/CAT6a, 1 x labCTRL I.2, 2 x labRFC, 1 x labVF6, 1 x Netzteil, 1 x Notebook)

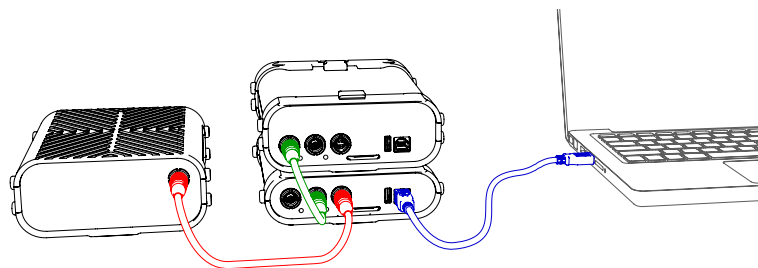
Kompaktsysteme (*labCOMPACT12* / *labCOMPACT24*)



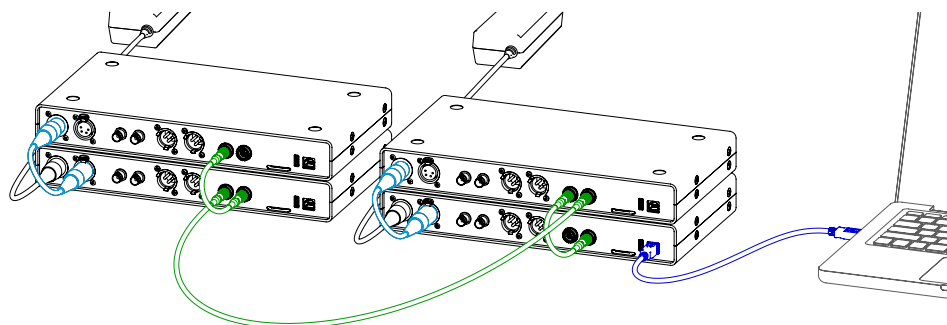
Verbinden eines Kompaktmoduls mit einem Eingangsmodul
(1 x CLL X.xx, 1 x CUSB II.xx, 1 x *labCOMPACT12*, 1 x *labVF6*,
2 x Adapter CDB II.1, 1 x Netzteil, 1 x Notebook)

Verbinden von zwei Kompaktmodulen
(1 x CLL X.xx, 2 x CUSB II.xx, 2 x *labCOMPACT24*, 2 x Netzteil, 1 x Notebook)

Wiedergabesysteme (*labO2* / *labP2* / *labO2-V1* / *labP2-V1*)

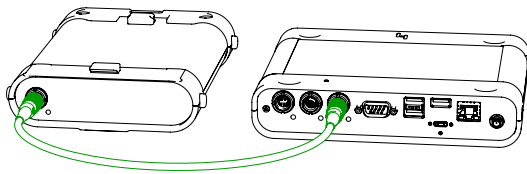


Verbinden von zwei Wiedergabemodulen
(1 x CLL X.xx, 1 x CLL XI.xx, 1 x CUSB II.xx, 1 x *labO2*, 1 x *labP2*, 1 x *labPWR* I.1, 1 x Notebook)



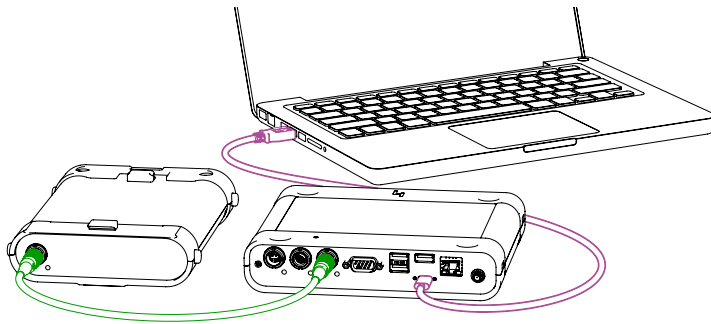
Verbinden von vier Wiedergabemodulen
(3 x CLL X.xx, 1 x CUSB II.xx, 2 x CXX III.xx, 4 x *labO2-V1*, 2 x Netzteil, 1 x Notebook)

SQuadriga III



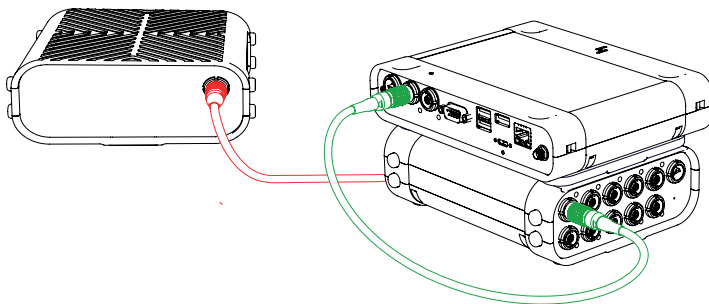
— CLL X.xx (HEADlink)

Verbinden eines Eingangsmoduls (nur *labM6*) mit SQuadriga III (SQuadriga III im Stand-alone-Modus)
(1 x CLL X.xx, 1 x *labM6* - ab Version B, Rev. 2, 1 x SQuadriga III)



— CLL X.xx (HEADlink)
— CUSB IV.xx (USB)

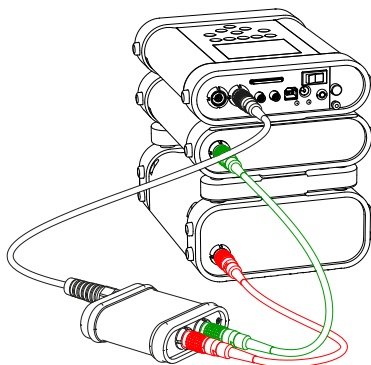
Verbinden eines Eingangsmoduls (nur *labM6*) mit SQuadriga III (SQuadriga III im Front-end-Modus)
(1 x CLL X.xx, 1 x CLL XI.xx, CUSB IV.1, 1 x *labM6* - ab Version B, Rev. 2, 1 x SQuadriga III, 1 x Notebook)



— CLL X.xx (HEADlink)
— CLL XI.xx
(Spannungsversorgung)

Verbinden eines Controllers mit SQuadriga III
(1 x CLL X.xx, 1 x CLL XI.xx, 1 x *labCTRL* I.2, 1 x SQuadriga III, 1 x *labPWR* I.1, 1 x Montageadapter *labMA*-p)

SQuadriga II



— CLL X.xx (HEADlink)
— CLL XI.xx
(Spannungsversorgung)

Verbinden eines Eingangsmoduls (nur *labV6/labVF6* oder *labM6*) mit SQuadriga II
(1 x CLL X.xx, 1 x CLL XI.xx, 1 x *labPWR* I.1, 1 x *labVF6*, 1 x CLD VII.6,
1 x SQuadriga II)

